

澜起科技股份有限公司

投资者关系活动记录表

证券简称：澜起科技

证券代码：688008

编号：2024-023

投资者关系活动类别	<input checked="" type="checkbox"/> 特定对象调研 <input type="checkbox"/> 分析师会议 <input type="checkbox"/> 媒体采访 <input type="checkbox"/> 业绩说明会 <input type="checkbox"/> 新闻发布会 <input type="checkbox"/> 路演活动 <input type="checkbox"/> 现场参观 <input checked="" type="checkbox"/> 其他（券商策略会、电话会议）
参与单位名称	汇添富基金管理有限公司 平安基金管理有限公司 建信基金管理有限公司 九泰基金管理有限公司 银华基金管理有限公司 博时基金管理有限公司 信达澳亚基金管理有限公司 江信基金管理有限公司 泰康基金管理有限公司 深圳丰合泰管理咨询有限公司 北京城天九投资有限公司 易知（北京）投资有限责任公司 上海劲邦股权投资管理有限公司 海南果实私募基金管理有限公司 合众资产管理股份有限公司 大家资产管理有限公司 新华资产管理有限公司 中意资产管理有限公司 中信证券资产管理公司 中和资本管理有限公司 华泰证券股份有限公司 中信建投证券股份有限公司

	<p>国新证券股份有限公司</p> <p>Allianz Global Investors</p> <p>AI-Squared Management Limited</p> <p>Burgundy Asset Management Ltd</p> <p>Bank of America Securities</p> <p>China Investment Corporation</p> <p>Coatue Hong Kong Limited</p> <p>Goldman Sachs Asset Management</p> <p>Hao Great China Focus Fund</p> <p>JP Morgan ASIA-PAC Investment</p> <p>Morgan Stanley Investment Management</p> <p>Manulife Investment Management</p> <p>Neuberger Berman</p> <p>Point72 Asset Management LP</p> <p>Panview Capital Limited</p> <p>Principal Global Investors</p> <p>Putnam Investments, LLC</p> <p>RAYS Capital Partners Ltd</p> <p>Regal Funds Management Asia Pte. Limited</p> <p>T. Rowe Price Associates Inc</p> <p>Tybourne Capital Management (Hk) Limited</p> <p>Wellington Management Company LLP</p> <p>Yiheng Capital, Llc</p>
时间	2024年11月5日~8日
地点	券商策略会现场、公司会议室，部分通过电话会议形式接待调研。
出席人员	公司董事会秘书傅晓女士等。
投资者关系活	一、公司简要介绍了2024年度第三季度业绩情况

动主要内容介绍

2024年前三季度，公司实现营业收入25.71亿元，较上年同期增长68.56%，其中：互连类芯片产品线销售收入约为23.77亿元，较上年同期增长59.37%，津逮®服务器平台产品线销售收入约为1.85亿元，较上年同期增长565.34%；实现归属于母公司所有者的净利润9.78亿元，较上年同期增长318.42%，实现归属于母公司所有者的扣除非经常性损益的净利润8.74亿元，较上年同期增长460.88%。2024年前三季度，公司经营活动产生的现金流量净额为12.61亿元，高于同期净利润金额，体现了公司较好的经营质量。截至2024年第三季度末，公司总资产为111.82亿元，净资产为105.05亿元。

2024年前三季度经营业绩较上年同期大幅增长的主要原因包括：一方面，受益于全球服务器及计算机行业需求逐步回暖，DDR5下游渗透率提升且子代持续迭代，公司内存接口及模组配套芯片需求实现恢复性增长，DDR5第二子代内存接口芯片出货量超过第一子代产品；另一方面，受益于AI产业趋势推动，公司三款高性能运力芯片新产品（PCIe Retimer、MRCD/MDB、CKD芯片）开始规模出货，为公司贡献新的业绩增长点。

公司持续加大研发投入，2024年前三季度研发投入5.52亿元，同比提升13.42%，其中，2024年第三季度研发投入1.86亿元。2024年前三季度研发投入占营业收入比例为21.48%。

2024年第三季度，公司实现营业收入9.06亿元，较上年同期增长51.60%；实现归属于母公司所有者的净利润3.85亿元，较上年同期增长153.40%；实现归属于母公司所有者的扣除非经常性损益的净利润3.30亿元，较上年同期增长116.83%。2024年第三季度归属于母公司所有者的净利润及归属于母公司所有者的扣除非经常性损益的净利润均创公司单季度历史新高。

2024年第三季度，公司互连类芯片产品线销售收入为8.49亿元，较上年同期增长46.02%，环比增长1.83%，创产品线单季度销售收入历史新高，毛利率为62.21%。其中：DDR5内存接口芯片单季度出货量超过DDR4内存接口芯片；在新产品方面，PCIe Retimer芯片第三季度出货量超过60万颗，推动公司三款高性能运力芯片合计销售收入环比小幅增长。

二、交流的主要问题及答复

问题1：公司有哪些产品可以用在服务器里？

答复：澜起是一家国际领先的数据处理及互连芯片设计公司，致力于为云计算和人工智能领域提供高性能、低功耗的芯片解决方案，目前公司拥有两大产品线，互连类芯片产品线和津逮®服务器平台产品线。在服务器上，公司的产品组合越

来越丰富，可提供的产品包括内存接口芯片（包括RCD及高带宽内存接口芯片 MRCD/MDB）、内存模组配套芯片（SPD/TS/PMIC）、PCIe Retimer、MXC芯片、可编程时钟发生器芯片、津逮®CPU、数据保护和可信计算加速芯片、HSDIMM®，应用领域越来越广泛，在单台服务器里，产品价值量也有大幅提升。

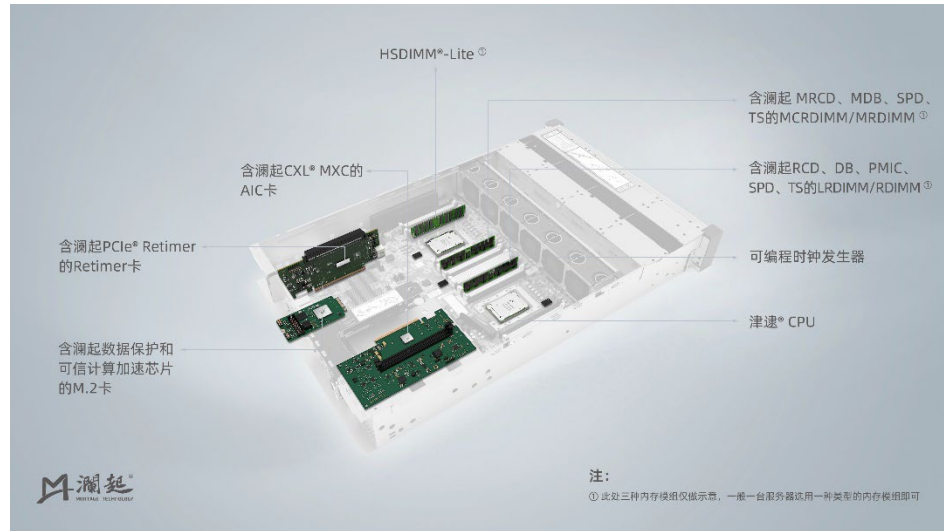


图 1：澜起相关产品在服务器内应用场景的示意图

问题 2：公司在人工智能时代有哪些产品布局？

答复：人工智能相关技术的快速进步，世界正发生由“计算”向“智算”演进的深刻变革。智算时代，AI 相关应用快速发展，未来将具备大量的推理、感知等高级认知功能，这些复杂的任务都将转化为极其庞大的数据，因此，行内有观点认为 AI 就是数据。支撑各类 AI 应用的是 AI 基础设施。AI 基础设施包括三大核心要素：（1）算力，例如 GPU、CPU、AI 加速卡等，用于处理海量的数据；（2）存力，比如 DRAM、NVMe SSD、HBM 等各类存储介质，为 AI 提供数据支撑；（3）运力，负责数据在算力和算力、存力和存力、算力和存力之间的传输，在算力和存力快速发展的同时，对运力提出了更高的要求，需要更多的互连芯片为 AI 基础设施提供强大的运力，以实现更快、更稳定的数据传输。

澜起专注于解决 AI 基础设施的互连瓶颈问题，目前已布局的高性能“运力”芯片解决方案包括四款产品：可用于 AI 服务器 PCIe Retimer、MRCD/MDB 及 MXC 芯片，以及可用于 AI PC 的 CKD 芯片。



图 2：澜起在 AI 时代的战略布局

问题3：公司如何在内存接口芯片领域做到行业领先？该产品的行业门槛有哪些，未来是否会有新的玩家打破目前的竞争格局？

答复：随着JEDEC标准和内存技术的发展演变，公司一直在内存接口芯片这个赛道深耕，先后推出了DDR2-DDR5系列内存接口芯片。DDR2世代，全球同类产品供应商可能超过10家，经过市场竞争及淘汰，行业的主要供应商逐步减少，到DDR3世代减少到5家左右，到DDR4世代主要剩下3家，并在DDR5世代维持三家供应商的格局。

公司在内存接口芯片领域潜心研发，DDR4世代，公司发明的“1+9”分布式缓冲内存子系统框架被JEDEC采纳为国际标准，公司逐步成为行业领跑者；DDR5世代，公司牵头制定相关内存接口芯片的国际标准，相关技术全球领先，在该领域享有重要话语权。目前，DDR5世代已经开启子代迭代，澜起研发进度保持领先，并持续巩固在该领域的市场领先地位。

内存接口芯片领域的技术和商务门槛非常高。首先，该产品属于高性能、高速、非线性模拟及数模混合电路，产品研发难度大，需要长期积累相关的知识产权和设计研发经验。该产品的关键和基础专利已被行业龙头拥有，新进入者不仅需要长时间积累相关技术能力，还要能够不侵犯他人专利。

其次，新进入者还需及时获得JEDEC相关标准的最新进展，并且在产品开发早期就要和主流CPU及内存厂商进行密切的技术交流。

最后，产品研发出来之后还需要经过主流CPU、内存模组和系统厂商严格的测试、验证，才能开始客户导入。新进入者面对的下游客户和合作伙伴都是行业龙头公司，商业准入门槛非常高。综上，该产品的研发及验证导入周期冗长，新

进入者如果现在进场研发目前行业龙头已认证完毕的子代产品，假设其最终能够完成客户导入，相关产品也已进入生命周期尾声。所以，即便有新进入者从现在开始布局，也很难在中短期内对竞争格局产生实质影响。

问题4：请问公司在内存接口芯片的市场份额情况如何，是否可以在DDR5世代保持行业领先地位？

答复：目前全球可提供内存接口芯片的厂家主要是三家，由于部分竞争对手未公开披露内存接口芯片收入，因此公司无法获取准确的市场份额信息。根据客户及市场反馈，公司内存接口芯片的市场份额保持基本稳定。公司牵头制定DDR5 RCD、MDB芯片国际标准，研发实力行业领先，公司将持续投入相关产品的迭代研发，并保持产品一贯的高质量和高可靠性，公司有信心保持在内存接口芯片领域的行业领先地位。

问题 5：公司如何保持在 PCIe Retimer 芯片上的竞争优势？

答复：在 PCIe 5.0 Retimer 芯片方面，由于澜起自研该产品核心底层技术 SerDes IP，因此在产品时延、信道适应能力等方面具有竞争优势，澜起的产品正在获得越来越多客户及下游用户的认可。公司将持续推进 PCIe Retimer 芯片的迭代升级，尤其是做好核心 IP 的自研，保持一贯的高质量和高可靠性，积极拓展市场，力争在未来的竞争中保持竞争力。

2024 年上半年，公司 PCIe 6.0 Retimer 芯片关键 IP 的开发及验证取得重大进展，相关 IP 将应用于公司在研的 PCIe 6.0 Retimer 产品中。公司目前正有序推进 PCIe 6.0 Retimer 芯片的工程研发，预计年内完成 PCIe 6.0 Retimer 芯片工程样片的流片和样品制备。

问题6：MRCD/MDB芯片后续出货预期如何？MRCD/MDB芯片目前的竞争格局？MRDIMM后续的子代迭代规划如何？

答复：2024 年第三季度，MRCD/MDB 芯片出货较少。主要原因如下：MRCD/MDB 芯片今年仍处于规模试用阶段，今年上半年 MRCD/MDB 芯片规模出货来自于行业规模试用的需求。MRCD/MDB 芯片后续上量情况取决于相关服务器 CPU 平台上市时间及下游终端用户对高带宽内存模组的使用需求。

根据公开信息及客户反馈，目前全球可以提供 DDR5 第一子代 MRCD/MDB 芯片（支持速率为 8800MT/S）的供应商为两家。澜起牵头制定 MDB 芯片国际标准，研发实力行业领先，多个技术指标（如功耗）较竞争对手具有优势。

根据 JEDEC 的定义，下一代 MRDIMM 的数据传输速率预计为 12800MT/s，预计在 DDR5 世代还会有更高速率的产品。未来，会有更多的主流 CPU 支持下一代 MRDIMM，从而推动 MRDIMM 生态的进一步完善以及需求的提升。

问题 7: CKD 芯片后续出货预期如何？目前的竞争格局是怎样的？

答复: 2024 年第三季度，CKD 芯片出货较少，主要由于今年 CKD 芯片的需求主要来源于行业规模试用，尚未开始在下游规模应用。随着支持 DDR5-6400 内存模组的客户端 CPU 平台上市，预计从明年开始在下游规模应用。CKD 芯片后续上量情况与相关客户端 CPU 平台在下游的渗透节奏密切相关。公司在 CKD 芯片领域研发领先，产品具有较强竞争力。

问题 8: 时钟芯片未来的规模有多大？公司对这个产品未来的规划是什么？

答复: 时钟芯片主要包括时钟发生器芯片、时钟缓冲芯片和去抖时钟芯片。从市场规模来看，时钟芯片是一个相对成熟、空间较大的市场。根据 Market Data Forecast 的数据，2022 年全球时钟芯片的市场规模合计为 20.3 亿美元，预计到 2027 年可达到 30.2 亿美元。

今年上半年，公司完成了时钟发生器芯片量产版本的研发，目前处于量产前准备阶段。公司已推出首批可编程时钟发生器芯片系列产品，主要针对存储、算力芯片、交换机等应用场景对高性能时钟的需求。

MONSTAGE Technology

可编程时钟发生器芯片 (Clock Generator)

- GPU/NPU/DPU
- FPGA
- CPU/MCU
- 交换机/路由器
- 企业级路由器
- SDI 交换机
- 存储
- HPC
- 10G/25G/40G/100G 以太网
- 光纤模块
- 有线/DSL
- WiFi
- USB3.x
- 工业
- 医疗设备
- 测试与测量

澜起推出了一系列高性能可编程时钟发生器芯片，目前处于量产前准备阶段

- 时钟发生器可生成多个不同频率时钟，是数据中心、工业控制、新能源汽车等领域的基础芯片
- 采用澜起专利的 I/O 技术，时钟输出独立且可配置，具备出色的抖动性能，可在较宽频率范围内生成时钟信号
- 符合 PCIe 5.0、6.0 及 100G 以太网对参考时钟的规范，可支持现有及未来数据高速互连应用对高性能时钟的需求
- 澜起将持续丰富时钟芯片产品种类，已启动时钟缓冲芯片的研发 (Clock Buffer)

	<p>在时钟发生器芯片的基础上，公司将持续丰富时钟芯片产品子类，目前已启动时钟缓冲芯片（Clock Buffer）的研发。同时，公司也将持续丰富产品料号，满足市场对时钟芯片多规格的需求，希望能在不久的将来为客户提供完整的时钟芯片“一站式”解决方案。</p> <p>问题 9：公司研发费用未来趋势如何？</p> <p>答复：2024 年前三季度，公司研发投入 5.52 亿元，同比提升 13.42%，占营业收入比例为 21.48%。随着公司业务的发展，公司研发费用将保持合理增长。每个研发项目的特点、技术储备和所处研发阶段都会有一定的差异，公司会结合不同研发项目需要来安排相应的研发投入。</p>
是否涉及应披露重大信息的说明	无
附件清单（如有）	无